МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ

ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение

высшего образования

**«Вятский государственный университет»**

**(«ВятГУ»)**

Факультет автоматики и вычислительной техники

Кафедра электронных вычислительных машин

УТВЕРЖДАЮ

Заведующий кафедрой \_\_\_\_\_\_\_\_ /Д. А. Страбыкин /

                                                      (подпись)         (Ф.И.О.)

«\_\_\_\_»               2016 года

**ЗАДАНИЕ №\_\_**

**на курсовое проектирование студента гр. ИВТб-3302-02-00**

. Щесняка Даниила Сергеевича .

(Ф.И.О.)

**1. Дисциплина:** Разработка модулей системного программного обеспечения

**2. Тема:** Разработка программы логического вывода методом деления дизьюнктов .

**3. Срок сдачи студентом законченного проекта**   25 мая 2017 года

**4. Исходные данные к проекту:** документация по языку программирования C++ и по QT..

**5. Перечень подлежащих разработке вопросов:** Анализ предметной области. Постановка расширенного технического задания. Разработка структуры программы. Разработка основных алгоритмов функционирования. Организация интерфейса с пользователем. Реализация программного кода. Разработка пользовательской документации.

**6. Перечень графического материала (с точным указанием обязательных чертежей)** Структура программы (А2). Схемы алгоритмов (А2). Структура пользовательского интерфейса (А2). Формы экранные (А1).

**7 Дата выдачи задания.**       24 марта  2017 года

Руководитель\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ (подпись)    Шихов М. М.    (ФИО)

Задание принял к исполнению \_\_\_\_\_\_\_(подпись)    Щесняк Д. С.          (ФИО)